

© EPODOC / EPO

PN - JP2002252132 A 20020906
PD - 2002-09-06
PR - JP20010048502 20010223
OPD - 2001-02-23
IC - H01F41/00 ; H01F17/04 ; H01F21/04

© WPI / DERWENT

TI - Inductance adjustment method for chip inductor, involves varying inductance by changing length of conducting wire and number of windings without altering shape of chip inductor

PR - JP20010048502 20010223

PN - JP2002252132 A 20020906 DW200301 H01F41/00 004pp

PA - (OKAY-N) OKAYA DENKI SANGYO KK

IC - H01F17/04 ; H01F21/04 ; H01F41/00

AB - JP2002252132 NOVELTY - The length of an insulated conducting wire (3) and number of windings are changed to vary inductance without changing shape of chip inductor (1). The insulated conducting wire is attached to the periphery of a core (2).

- USE - For chip inductor mounted in printed circuit board.
- ADVANTAGE - Inductance is varied easily without changing the shape of the chip inductor.
- DESCRIPTION OF DRAWING(S) - The figure shows an explanatory drawing showing insulated conducting wire in the chip inductor.
- Chip inductor 1
- Core 2
- Insulated conducting wire 3
- (Dwg.4/7)

OPD - 2001-02-23

AN - 2003-004426 [01]

© PAJ / JPO

PN - JP2002252132 A 20020906

PD - 2002-09-06

AP - JP20010048502 20010223

IN - SATO SADAHIRO

PA - OKAYA ELECTRIC IND CO LTD

TI - METHOD FOR ADJUSTING INDUCTANCE OF CHIP INDUCTOR

AB - PROBLEM TO BE SOLVED: To provide a method for adjusting inductance of a chip inductor by which an inductance value can be

THIS PAGE BLANK (USPTO)

changed, even in the chip inductor having the same shape.

- SOLUTION: An insulation covered lead wire³ is tightly wound around the outer circumference of a core 2, while adjoining lead wires are brought into contact with each other, and conductive parts are formed on both ends of the lead wire. In such a wound chip inductor, the length of the conductive part of the lead wire 3 is changed so as to change the number of effective windings as well as inductance. Therefore, the inductance can be changed easily, without having to change the shape of a chip inductor 1.

I - H01F41/00 ;H01F17/04 ;H01F21/04

THIS PAGE BLANK (USPTO)

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2002-252132

(P2002-252132A)

(43) 公開日 平成14年9月6日 (2002.9.6)

(51) Int.Cl. ⁷	識別記号	F I	ターム(参考)
H 0 1 F 41/00		H 0 1 F 41/00	G 5 E 0 7 0
17/04		17/04	A
21/04		21/04	

審査請求 有 請求項の数 3 O L (全 4 頁)

(21) 出願番号 特願2001-48502(P2001-48502)

(22) 出願日 平成13年2月23日 (2001.2.23)

(71) 出願人 000122690

岡谷電機産業株式会社

東京都渋谷区渋谷1丁目8番3号

(72) 発明者 佐藤 貞弘

長野県岡谷市天竜町3の20 岡谷電機産業
株式会社長野製作所内

(74) 代理人 100071320

弁理士 田辺 敏郎

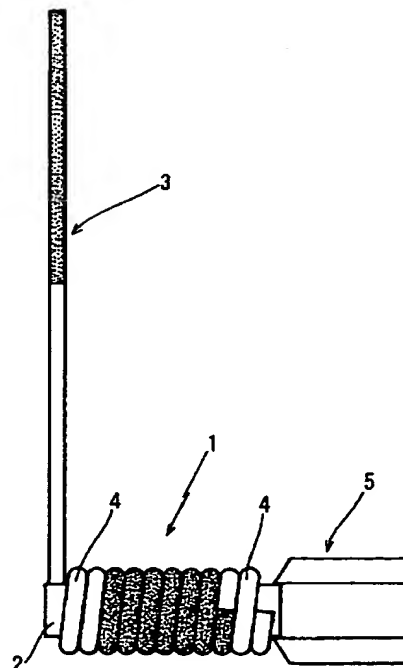
Fターム(参考) 5E070 AA01 AB04 BA07 CA03 CA11

(54) 【発明の名称】 チップインダクタのインダクタンス調整方法

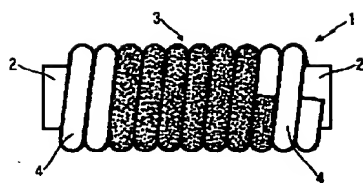
(57) 【要約】

【課題】 同一形状でインダクタンス値を変えることができるチップインダクタのインダクタンス調整方法の提供を目的とする。

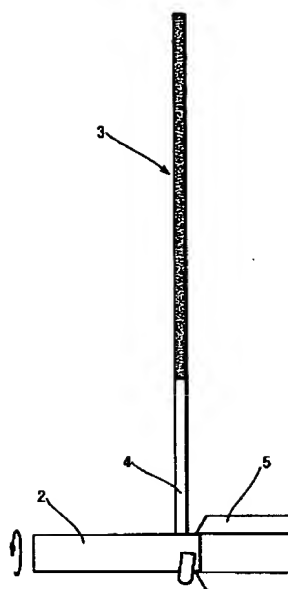
【解決手段】 コア2の外周に絶縁被覆導線3を隣接する導線同志が当接するように密着状態で捲回し、該絶縁被覆導線の両端に導電部分を形成した捲線型チップインダクタにおいて、絶縁被覆導線3の導電部分の長さを変化させて有効捲線数を変えることでインダクタンスを可変することで、チップインダクタ1の形状を変えることなく容易にインダクタンスを可変することができる。



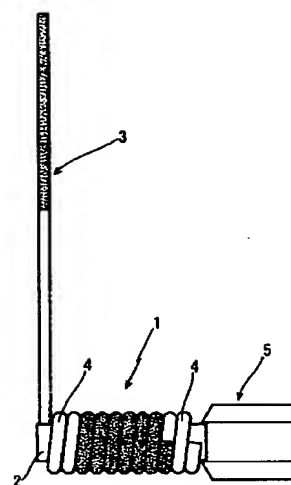
【図1】



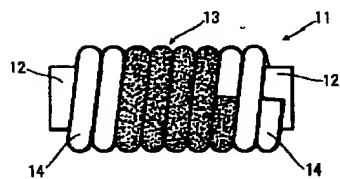
【図2】



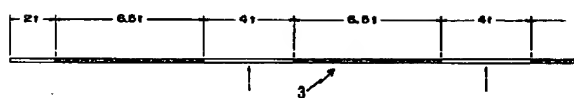
【図3】



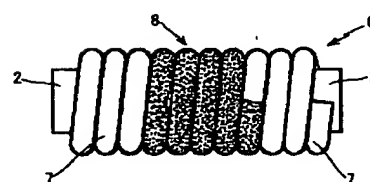
【図7】



【図4】



【図5】



【図6】

